



Le langage VHDL: Du langage au circuit, du circuit au langage

Le Langage VHDL

Du langage au circuit,
du circuit au langage

5^e édition



Lesons Pre
Mater
Travaux d'Application

DUNOD

- Author : Jacques Weber
- Publisher : Dunod, 2016
- pages : 304 pages
- N° Class : 621/984

L'utilisation d'un langage évolué (VHDL, *Very High speed integrated circuits Hardware Description Language*) dans la modélisation et la conception des circuits intégrés numériques est aujourd'hui indispensable.

Cet ouvrage propose de découvrir l'ensemble des possibilités offertes par le langage VHDL. Les tests et les pièges à éviter lors de la démarche d'élaboration d'un composant numérique sont également présentés, à travers un exemple "fil rouge". Des exercices corrigés complètent le cours.

Cette cinquième édition a été revue, corrigée et actualisée et les applications ont été remaniées afin de gagner en clarté.